

โครงการ	การออกแบบวงจรขยายกำลังส่งสัญญาณวิทยุในย่านความถี่เอฟเอ็ม (Design of power amplifier radio frequency circuit for FM band)	
จัดทำโดย	นายพิพัชรพล จอมพลาพล	รหัสนักศึกษา B5012077
	นายนายอดิชาติ เรียวเรืองแสงกุล	รหัสนักศึกษา B5019410
	นายอภิวัฒน์ บัวเบิก	รหัสนักศึกษา B 5026319
อาจารย์ที่ปรึกษา	ผู้ช่วยศาสตราจารย์ ดร.ชาญชัย ทองโสภ	
สาขาวิชา	วิศวกรรมโทรคมนาคม	
ภาคการศึกษาที่	3/2554	

---

### บทคัดย่อ

#### (Abstract)

โครงการนี้มีวัตถุประสงค์เพื่อศึกษาและประยุกต์การทำงานของ Power amplifier โดยใช้ทรานซิสเตอร์ BLF 578 ซึ่งคุณสมบัติของทรานซิสเตอร์ตัวนี้สามารถนำไปประยุกต์ใช้ในด้าน High-efficiency tuning set-up , High voltage LDMOS , Amplifier implementation , Class-B CW , FM band , Pulsed power แต่ในที่นี้เราจะใช้คุณสมบัติของทรานซิสเตอร์ BLF 578 ทางด้าน FM band โดยใช้หลักการ Matching circuit เพื่อทำการขยายกำลังส่งสัญญาณในย่านความถี่ 88-108 MHz ให้มีกำลังงานสูงยิ่งขึ้น