

การลดค่าศักย์ไฟฟ้ารางและกระแสรั่วด้วยระบบตัวแปลงความต้านทานเชิงลบ
ในรถไฟฟ้ากระแสดตรง

นางสาวปณิดา หาญรบ

วิทยานิพนธ์นี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตรปริญญาวิศวกรรมศาสตรมหาบัณฑิต
สาขาวิชาวิศวกรรมไฟฟ้า
มหาวิทยาลัยเทคโนโลยีสุรนารี
ปีการศึกษา 2566

REDUCTION OF RAIL POTENTIAL AND STRAY CURRENT WITH
NEG-TPS IN A DC ELECTRIFIED RAILWAY

PANIDA HANROB

A Thesis Submitted in Partial Fulfillment of the Requirements for the
Degree of Master of Engineering in Electrical Engineering
Suranaree University of Technology
Academic Year 2023