

การออกแบบตัวควบคุมฟuzzyลอจิกสำหรับวงจรรอกำลังแอกทีฟ
แบบขนานในระบบรางไฟฟ้ากระแสสลับแบบเฟสรวม

นายธวิน อุดมกิจปัญญา

วิทยานิพนธ์นี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตรปริญญาวิศวกรรมศาสตรมหาบัณฑิต
สาขาวิชาวิศวกรรมไฟฟ้า
มหาวิทยาลัยเทคโนโลยีสุรนารี
ปีการศึกษา 2567

DESIGN OF FUZZY LOGIC CONTROLLER FOR SHUNT ACTIVE
POWER FILTER IN AC CO-PHASE RAILWAY SYSTEMS

TWIN UDOMKITPANYA

A Thesis Submitted in Partial Fulfillment of the Requirements for the
Degree of Master of Engineering in Electrical Engineering
Suranaree University of Technology
Academic Year 2024